

Grativne celine za polaganje iz Logičkog projektovanja računarskih sistema I

Testovi:

- Digitalna logička kola
- Osnovne karakteristike realnih logičkih kola
- Brojni sistemi i predstave brojeva
- Osnovi projektovanja kombinacionih mreža (Bulova algebra i minimizacija Bulovih funkcija)
- Standardne kombinacione mreže
- Standardne sekvencijalne mreže
- VHDL jezik za opis hardvera – opisi kombinacionih i sekvencijalnih mreža

Finalni ispit – gradivo testova plus:

- Automati sa konačnim brojem stanja
- VHDL jezik za opis hardvera – opisi automata
- Logičko projektovanje složenih digitalnih sistema
- Logičko projektovanje memorije
- Aritmetičko-logičke jedinice (ALU)
- Upravljačke jedinice digitalnih sistema
- Strukture za računanje, procesori